

256 div 128 bits

Sequential Implementations

	K	FF	LUTs	Slices	minPeriod (ns)	#cycles	Total Time (ns)	areaxdelay	speed-up
non_rest_1	1	1296	198	1016	7,4	256	1894,4	1924,7	1,00
non_rest_2	2	1295	2073	1045	13,4	128	1715,2	1792,4	1,10
non_rest_3	3	1296	2202	1110	20,3	86	1745,8	1937,8	1,09
non_rest_4	4	1293	2329	1174	26,9	64	1721,6	2021,2	1,10
non_rest_5	5	1296	2460	1240	32,8	52	1705,6	2114,9	1,11
non_rest_6	6	1293	2586	1303	39,6	43	1702,8	2218,7	1,11
non_rest_8	8	1290	2841	1433	52,5	32	1680,0	2407,4	1,13
non_rest_10	10	1293	3100	1564	65,6	25	1640,0	2565,0	1,16
non_rest_12	12	1296	336	1696	77,7	22	1709,4	2899,1	1,11
non_rest_16	16	1285	3865	1952	104,1	16	1665,6	3251,3	1,14

Arch1

	K	FF	LUTs	Slices	minPeriod (ns)	#cycles	Total Time (ns)		
R4_a1	2	1421	1552	1174	8,2	128	1049,6	1232,2	1,80
R8_a1	3	1687	3313	2061	10,3	86	885,8	1825,6	2,14
R16_a1	4	2192	7488	4881	10,4	64	665,6	3248,8	2,85

Arch2

	K	FF	LUTs	Slices	minPeriod (ns)	#cycles	Total Time (ns)		
R4_a2	2	1292	1038	851	7,6	128	972,8	827,9	1,95
R8_a2	3	1552	1941	1373	10,0	86	860,0	1180,8	2,20
R16_a2	4	2050	3865	2345	10,7	64	684,8	1605,9	2,77
R32_a2	5	3055	7590	4226	12,7	52	660,4	2790,9	2,87

LowLevel

	K	FF	LUTs	Slices	minPeriod (ns)	#cycles	Total Time (ns)		
R4_a1_low	2	1293	1561	1111	7,5	128	960,0	1066,6	1,97
R8_a1_low	3	1555	3240	1959	8,2	86	705,2	1381,5	2,69
R16_a1_low	4	2061	6703	3704	8,6	64	550,4	2038,7	3,44
R16_a2_low	4	2070	3932	2340	8,6	64	550,4	1287,9	3,44